

## Тема 2.3 Дешифратори. Тема 2.4 Шифратори



*Питання на самостійне вивчення:* Багатоступінчасті дешифратори. Каскадування дешифраторів. Каскадування шифраторів.



*Література:* [11] 146-147, 150.

### **Багатоступінчасті дешифратори. Каскадування дешифраторів.**

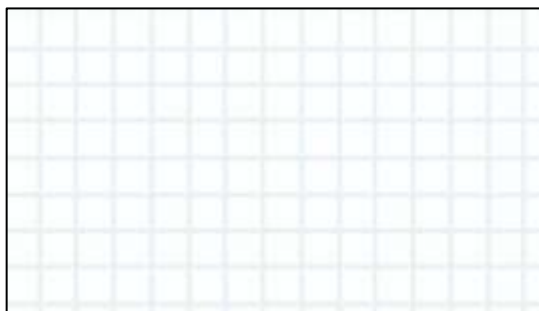
1. Принцип побудови багатоступінчастих дешифраторів полягає \_\_\_\_\_

---

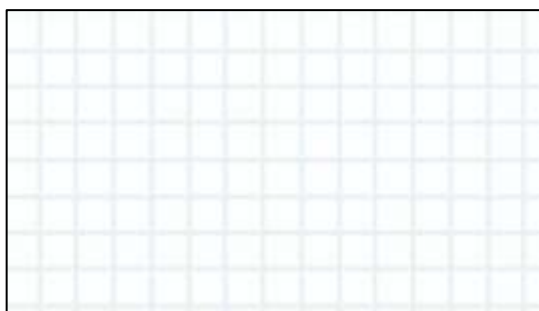
---

---

2. Схема розбиття вхідного дешифрованого коду на групи при  $n = 10$ :



3. Схема розбиття вхідного дешифрованого коду на групи при  $n = 13$ :

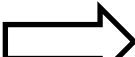


4. Під каскадуванням (нарощуванням) розуміють \_\_\_\_\_

---

---

---

5. Схема з'єднання двох трирозрядних дешифраторів для декодування чотирирозрядного коду: 

6. Вхідні змінні  $X_1, X_2, X_3$  подаються

---

---

---

---

---

---

---

---

---

---

7. Така каскадна схема працює наступним чином: \_\_\_\_\_

---

---

---

---

---

---

---

---

---

---

---

---

---

---

---

---

---

---

---

---

8. Таким чином, завдяки наявності стробуючого входу \_\_\_\_\_

---

---

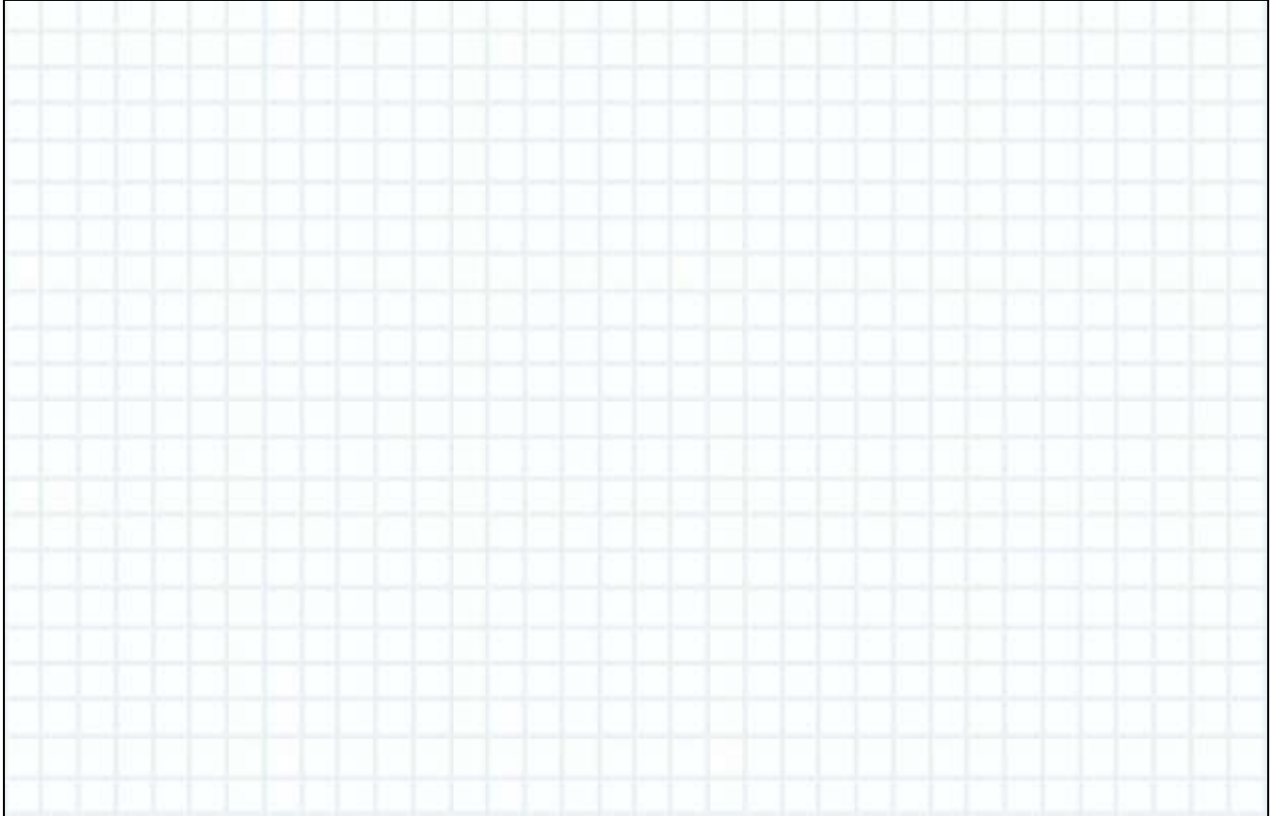


## Каскадування шифраторів

9. Каскадування шифраторів використовується для \_\_\_\_\_

\_\_\_\_\_

10. Схема каскадування двох восьмивходових шифраторів К555ИВ1 для пріоритетного обслуговування 16-розрядного слова  $\bar{F}_{15} - \bar{F}_0$  :



11. Схема працює наступним чином: \_\_\_\_\_

\_\_\_\_\_

\_\_\_\_\_

\_\_\_\_\_

\_\_\_\_\_

\_\_\_\_\_

\_\_\_\_\_

\_\_\_\_\_

\_\_\_\_\_

\_\_\_\_\_

\_\_\_\_\_



3. Поясніть побудову пірамідального дешифратора.

---

---

---

---

---

---

---

---

---

---

4. Поясніть, у чому полягає принцип побудови багатоступінчастих дешифраторів.

---

---

5. Поясніть, що розуміють під каскадуванням (нарощуванням) дешифраторів.

---

---

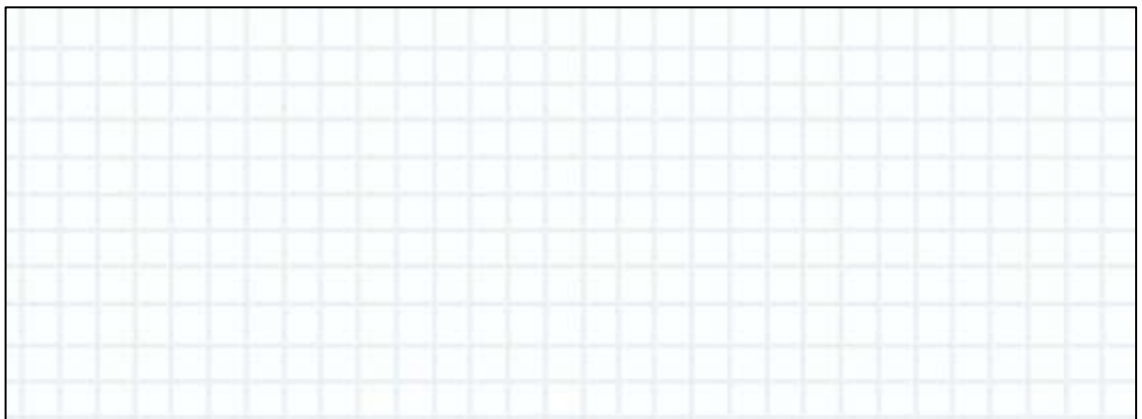
---

6. Поясніть, що називається шифратором. Наведіть його умовне графічне позначення на електричних і функціональних схемах.

---

---

---



7. Поясніть, для чого використовується каскадування шифраторів?

---

---