

## Тема 2.2 Введення у проблематику проектування цифрових пристроїв комбінаційного типу



*Питання на самостійне вивчення:* Етапи побудови логічної схеми. Синтез логічних пристроїв у заданому базисі ЛЕ. Особливості побудови логічних пристроїв на реальній елементній базі. Логічні елементи для реалізації складних функцій.



*Література:* [6] 91-98.

### 1. Етапи побудови логічної схеми:

Етап 1. \_\_\_\_\_

Етап 2. \_\_\_\_\_

Етап 3. \_\_\_\_\_

Етап 4. \_\_\_\_\_

Етап 5. \_\_\_\_\_

Етап 6. \_\_\_\_\_

Етап 7. \_\_\_\_\_

Етап 8. \_\_\_\_\_

### 2. Заповніть таблицю:

**Таблиця 1 Форма запису основних логічних операцій**

Елемент	Умовне позначення операції	Форма подання вихідного сигналу

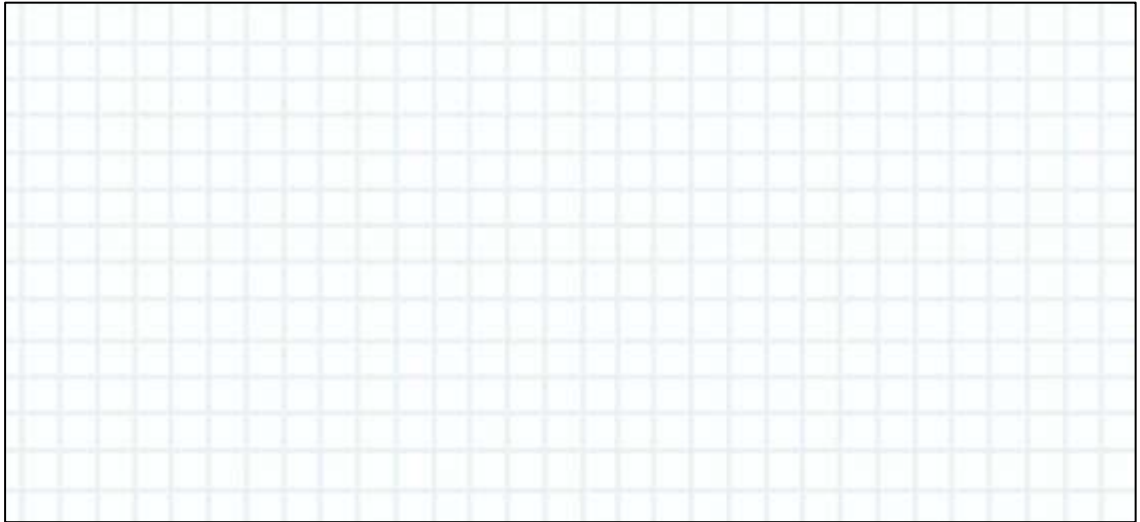
**Приклад.** \_\_\_\_\_

\_\_\_\_\_

\_\_\_\_\_



5. Структурна схема реалізації операції виключне АБО:



6. Умовне графічне позначення операції виключне АБО:



***Запитання і завдання для самоперевірки***

1. Назвіть етапи побудови логічної схеми.
2. Що таке функціонально повна система та базис ЛЕ?

---

---

---

---

---

---

3. У чому особливість синтезу логічних пристроїв на базі ЛЕ з числом входів більших за необхідне; менших за необхідне?

---

---

---

